

Comunicati stampa - 06/05/2026

Incontro con il presidente dell'Autorità di Sistema Portuale

6 maggio 2026 - Confindustria Romagna ha incontrato nella sede ravennate il presidente dell'Autorità di Sistema portuale dell'Adriatico centro settentrionale, Francesco Benevolo, per un confronto sulla situazione attuale dello scalo e sulle sue prospettive come porto a servizio di tutte le industrie della Romagna.

All'appuntamento hanno partecipato imprenditori e imprenditrici del Consiglio Generale dell'Associazione dalle tre province romagnole e tutta la Sezione Porto, che riunisce 30 aziende della comunità portuale in rappresentanza delle diverse vocazioni industriali dello scalo (energia, logistica, metalmeccanica e chimica) per un totale di 2.700 lavoratori e tre miliardi di fatturato aggregato.

L'iniziativa si inserisce in un percorso di aggiornamenti ricorrenti tra Autorità di Sistema Portuale dell'Adriatico centro settentrionale e Confindustria Romagna.

All'incontro sono intervenuti il presidente Mario Riciputi, il consigliere delegato all'Economia del mare, Guido Ottolenghi, e il presidente della delegazione ravennate, Antonio Serena Monghini: "Abbiamo avviato questo dialogo periodico tra il presidente Benevolo e le nostre associate per condividere i progetti di sviluppo delle industrie localizzate non solo nell'area portuale ma in tutto il tessuto produttivo romagnolo, e per dare un contributo al continuo rafforzamento dell'infrastruttura, in un'ottica non solo di hub per la distribuzione interna, ma anche di porto al servizio di tutto il Nord Italia e del Mediterraneo orientale".

"Promuovere un dialogo costante e costruttivo con il sistema industriale è una delle priorità del porto di Ravenna, al fine di individuare insieme le migliori soluzioni per favorire lo sviluppo della logistica e dei trasporti al servizio delle attività di impresa", ha affermato il presidente dell'Autorità di Sistema portuale dell'Adriatico centro settentrionale, Francesco Benevolo.

Sito di provenienza: Confindustria Romagna - <https://uirrbeta.tim-lab.it>